

Государственное бюджетное профессиональное
образовательное учреждение Самарской области
«Чапаевский химико-технологический техникум»

УТВЕРЖДАЮ

Директор

ГБПОУ «ЧХТТ»

_____ Е.В.Первухина

01.06.2022 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

**«обще профессиональный цикл»
основной образовательной программы
по специальности**

09.02.06 Сетевое и системное администрирование

ОДОБРЕНО

Предметной (цикловой)
комиссией автоматизации и
информационных технологий
Председатель ПЦК

_____ М.Ю. Толмачева

Протокол № 10

23 мая 2022 г.

Составлена на основе федерального
государственного образовательного
стандарта СПО по специальности
09.02.06 Сетевое и системное
администрирование

Составитель: Галкина Д.С., преподаватель ГБПОУ «ЧХТТ»

Эксперты:

Внутренняя экспертиза:

Техническая экспертиза: : Толмачева М.Ю., преподаватель ГБПОУ «ЧХТТ»

Содержательная экспертиза: Питасова А.В., преподаватель ГБПОУ «ЧХТТ»

Рабочая программа учебной дисциплины Архитектура аппаратных средств разработана на основе Федерального государственного образовательного стандарта среднего профессионального образования по специальности: 09.02.06 Сетевое и системное администрирование, утвержденной приказом Министерства образования и науки РФ от 09.12.2016 N 1548, рабочего учебного плана по специальности основной образовательной программы.

Содержание программы реализуется в процессе освоения студентами основной образовательной программы по специальности: 09.02.06 Сетевое и системное администрирование.

СОДЕРЖАНИЕ

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

**1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ
«ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»**

1.1. Место дисциплины в структуре основной профессиональной образовательной программы: Общепрофессиональный цикл.

1.2. Цель и планируемые результаты освоения дисциплины:

Код ПК, ОК	Умения	Знания
ОК 01-ОК 5, ОК 9-ОК 10; ПК 1.3-ПК 1.4, ПК 3.1-ПК 3.3; ПК3.5-ПК 3.6	<p>определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач;</p> <p>идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств;</p> <p>выбирать рациональную конфигурацию оборудования в соответствии с решаемой задачей;</p> <p>определять совместимость аппаратного и программного обеспечения;</p> <p>осуществлять модернизацию аппаратных средств;</p> <p>пользоваться основными видами современной вычислительной техники, периферийных и мобильных устройств и других технических средств;</p> <p>правильно эксплуатировать и устранять типичные выявленные дефекты технических средств.</p>	<p>построение цифровых вычислительных систем и их архитектурные особенности;</p> <p>принципы работы основных логических блоков системы;</p> <p>параллелизм и конвейеризацию вычислений;</p> <p>классификацию вычислительных платформ;</p> <p>принципы вычислений в многопроцессорных и многоядерных системах;</p> <p>принципы работы кэш-памяти;</p> <p>повышение производительности многопроцессорных и многоядерных систем;</p> <p>энергосберегающие технологии;</p> <p>основные конструктивные элементы средств вычислительной техники;</p> <p>периферийные устройства вычислительной техники;</p> <p>нестандартные периферийные устройства;</p> <p>назначение и принципы работы основных узлов современных технических средств;</p> <p>структурные схемы и порядок взаимодействия компонентов современных технических средств</p>

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объём в часах
Объем образовательной программы	124
Объем работы обучающихся во взаимодействии с преподавателем	112
в том числе:	
теоретическое обучение	66
лабораторные работы (если предусмотрено)	46
<i>Самостоятельная работа</i>	4
Промежуточная аттестация Экзамен	8

2.2. Тематический план и содержание учебной дисциплины «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объём в часах	Осваиваемые элементы компетенций
<i>Введение</i>	Содержание учебного материала	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 1.3 ПК 1.4 ПК 2.4 ПК 3.1 ПК 3.2 ПК 3.3 ПК 3.5 ПК 3.6
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.		
Раздел 1 Вычислительные приборы и устройства		2	
Тема 1.1. <i>Классы вычислительных машин</i>	Содержание учебного материала История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколения, назначению, по размерам и функциональным возможностям		
Раздел 2 Архитектура и принципы работы основных логических блоков системы		58	
Тема 2.1 Логические основы ЭВМ, элементы и узлы	Содержание учебного материала		
	Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультимплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема.		
Тема 2.2. Принципы организации ЭВМ	Содержание учебного материала		
	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.		
Тема 2.3 Классификация и типовая структура микропроцессоров	Содержание учебного материала		
	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.		
Тема 2.4. Технологии	Системы команд процессора. Регистры процессора: сущность, назначение, типы.		

повышения производительности процессоров	Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.		
Тема 2.5 Компоненты системного блока	Содержание учебного материала		
	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов		
	Корпуса ПК. Виды, характеристики, форм-факторы.		
	Блоки питания. Виды, характеристики, форм-факторы.		
	Основные шины расширения, принцип построения шин, характеристики, параметры, Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P		
Тема 2.6 Запоминающие устройства ЭВМ	Содержание учебного материала		
	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом		
Раздел 3. Периферийные устройства			
Тема 3.1 Периферийные устройства вычислительной техники	Содержание учебного материала		
	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации.		
	Самостоятельная работа Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. Мышь. Устройство, принцип действия, подключение		
Тема 3.2 Нестандартные периферийные устройства	Содержание учебного материала		
	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы		
		12	

<p>В том числе, лабораторных работ:</p> <ol style="list-style-type: none"> 1. Произвести перевод чисел из одной СС в другую. 2. Выполнить операций над числами в естественной и нормальной формах. 3. Построить последовательность машинных операций для реализации простых вычислений. 4. Изучение и работа логических элементов ЭВМ. 5. Реализация принципов фон Неймана в ЭВМ. 6. Структура команды процессора. 7. Изучение архитектуры системной платы. 8. Изучение внутренних интерфейсов системной платы. 9. Изучение интерфейсов периферийных устройств. 10. Изучение параллельных портов и их особенности. 11. Изучение последовательных портов и их особенности 12. Осуществить идентификацию и установку процессора. 13. Анализ конфигурации вычислительной машины. 14. Периферийные устройства компьютера и интерфейсы их подключения 15. Устройство клавиатуры и мыши, настройка параметров работы клавиатуры и мыши. 16. Конструкция, подключение и инсталляция матричного принтера. 17. Конструкция, подключение и инсталляция струйного принтера. 18. Конструкция, подключение и инсталляция лазерного принтера. 19. Утилиты обслуживания жестких магнитных дисков 20. Утилиты обслуживания оптических дисков. 21. Конструкция графического планшета. 22. Подключение графического планшета 23. Инсталляция графического планшета 	<p>46</p>	
<p>Консультация</p>	<p>2</p>	
<p>Промежуточная аттестация Экзамен</p>	<p>6</p>	
<p>Всего:</p>	<p>124</p>	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:

Лаборатория «Вычислительной техники, архитектуры персонального компьютера и периферийных устройств», Технические средства обучения: персональный компьютер, мультимедиа проектор, экран.

Оборудование лаборатории и рабочих мест лаборатории:

Персональный компьютер и периферийные устройства (принтер, картриджи, сканер, винчестер, CD и DVD-ROM и др.) для проведения практических занятий, телекоммуникационные средства.

3.2 Информационное обеспечение обучения (перечень рекомендуемых учебных изданий, Интернет-ресурсов, дополнительной литературы).

Основные источники:

Для преподавателей

1. Таненбаум Э. Архитектура компьютера. – 4-е изд. – СПб.: Питер, 2012.
2. Карлашук В.И. Электронная лаборатория на IBM PC. Программа ElectronicsWorkbench и ее применение. М.: СОЛОН-Пресс, 2013.
3. Максимов Н.В., Партыка Т.Л., Повпов И.И. Архитектура ЭВМ и вычислительных систем. М.: ФОРУМ: ИНФРА-М, 2016
4. Путилин А.Б. Вычислительная техника и программирование в измерительных информационных системах. М.: Дрофа, 2016
5. Столингс У. Структурная организация и архитектура компьютерных систем. М.: Издательский дом Вильямс, 2012.

Для студентов

6. В. Л. Бройдо, О. П. Ильина Архитектура ЭВМ и систем, Издательство: Питер Год: 2016 Страниц: 720 ISBN: 5-469-00742-1
7. Попов И. И., Максимов Н. В., Партыка Т. Л., Кузин Александр, Пескова Светлана Архитектура ЭВМ и вычислительных систем Учебник. Издательство: ИНФРА-М, ИЗДАТЕЛЬСКИЙ ДОМ, Форум, 2010 г. ISBN13: 978-5-91134-029-2

Дополнительные источники:

Для преподавателей

8. В. Г. Хорошевский Архитектура вычислительных систем, Издательство: МГТУ им. Н. Э. Баумана, 2010 г. ISBN: 978-5-7038-3175-5

Для студентов

9. Hard&Soft: Журнал. – 2013–2014.
10. Компьютер Пресс: Журнал. – 2013–2014.

Интернет ресурсы:

11. Электронный учебник по Архитектуре ЭВМ <http://arch-computer.narod.ru>

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Результаты обучения	Критерии оценки	Формы и методы оценки
<p><i>Перечень знаний, осваиваемых в рамках дисциплины:</i></p> <p>построение цифровых вычислительных систем и их архитектурные особенности;</p> <p>принципы работы основных логических блоков системы;</p> <p>параллелизм и конвейеризацию вычислений;</p> <p>классификацию вычислительных платформ;</p> <p>принципы вычислений в многопроцессорных и многоядерных системах;</p> <p>принципы работы кэш-памяти;</p> <p>повышение производительности многопроцессорных и многоядерных систем;</p> <p>энергосберегающие технологии;</p> <p>основные конструктивные элементы средств вычислительной техники;</p> <p>периферийные устройства вычислительной техники;</p> <p>нестандартные периферийные устройства;</p> <p>назначение и принципы работы основных узлов современных технических средств;</p> <p>структурные схемы и порядок взаимодействия компонентов современных технических средств</p>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p> <p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	<p>Оценка в рамках текущего контроля результатов выполнения индивидуальных контрольных заданий, результатов выполнения практических работ, устный индивидуальный опрос.</p> <p>Письменный опрос в форме тестирования</p>
<p><i>Перечень умений, осваиваемых в рамках дисциплины:</i></p>		

<p>определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач;</p> <p>идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств;</p> <p>выбирать рациональную конфигурацию оборудования в соответствии с решаемой задачей;</p> <p>определять совместимость аппаратного и программного обеспечения;</p> <p>осуществлять модернизацию аппаратных средств;</p> <p>пользоваться основными видами современной вычислительной техники, периферийных и мобильных устройств и других технических средств;</p> <p>правильно эксплуатировать и устранять типичные выявленные дефекты технических средств.</p>		<p>Экспертное наблюдение и оценивание выполнения практических работ.</p> <p>Текущий контроль в форме защиты практических работ</p>
--	--	--